Федеральное государственное бюджетное образовательное учреждение высшего образования

"Дальневосточный государственный университет путей сообщения" (ДВГУПС)

УТВЕРЖДАЮ

Зав.кафедрой (к910) Вычислительная техника и компьютерная графика

trong

Фалеева Е.В., канд. тех. наук

16.06.2021

РАБОЧАЯ ПРОГРАММА

дисциплины ЭВМ и периферийные устройства

для направления подготовки 09.03.01 Информатика и вычислительная техника

Составитель(и): к.т.н., доцент, Буняева Е.В.

Обсуждена на заседании кафедры: (к910) Вычислительная техника и компьютерная графика

Протокол от 16.06.2021г. № 8

Обсуждена на заседании методической комиссии учебно-структурного подразделения: Протокол от $16.06.2021~\mathrm{r.}~\mathrm{N}\mathrm{D}$ 10

E	Визирование РПД для исполнения в очередном учебном году
Председатель МК РНС	
2023 г.	
Рабочая программа пересмотре исполнения в 2023-2024 учебно (к910) Вычислительная техника	ом году на заседании кафедры
	Протокол от 2023 г. № Зав. кафедрой Фалеева Е.В., канд. тех. наук
E	Визирование РПД для исполнения в очередном учебном году
Председатель МК РНС	
2024 г.	
Рабочая программа пересмотре исполнения в 2024-2025 учебно (к910) Вычислительная техника	ом году на заседании кафедры
	Протокол от 2024 г. № Зав. кафедрой Фалеева Е.В., канд. тех. наук
E	Визирование РПД для исполнения в очередном учебном году
Председатель МК РНС	
2025 г.	
Рабочая программа пересмотре исполнения в 2025-2026 учебно (к910) Вычислительная техника	ом году на заседании кафедры
	Протокол от 2025 г. № Зав. кафедрой Фалеева Е.В., канд. тех. наук
- E	Визирование РПД для исполнения в очередном учебном году
Председатель МК РНС	
2026 г.	
Рабочая программа пересмотре исполнения в 2026-2027 учебно (к910) Вычислительная техника	ом году на заседании кафедры
	Протокол от 2026 г. № Зав. кафедрой Фалеева Е.В., канд. тех. наук

Рабочая программа дисциплины ЭВМ и периферийные устройства

разработана в соответствии с Φ ГОС, утвержденным приказом Министерства образования и науки Российской Федерации от 19.09.2017 № 929

Квалификация бакалавр

Форма обучения очная

ОБЪЕМ ДИСЦИПЛИНЫ (МОДУЛЯ) В ЗАЧЕТНЫХ ЕДИНИЦАХ С УКАЗАНИЕМ КОЛИЧЕСТВА АКАДЕМИЧЕСКИХ ЧАСОВ, ВЫДЕЛЕННЫХ НА КОНТАКТНУЮ РАБОТУ ОБУЧАЮЩИХСЯ С ПРЕПОДАВАТЕЛЕМ (ПО ВИДАМ УЧЕБНЫХ ЗАНЯТИЙ) И НА САМОСТОЯТЕЛЬНУЮ РАБОТУ ОБУЧАЮЩИХСЯ

Общая трудоемкость 9 ЗЕТ

Часов по учебному плану 324 Виды контроля в семестрах:

в том числе: экзамены (семестр) 1, 2

контактная работа 120 РГР 1 сем. (1), 2 сем. (1)

 самостоятельная работа
 132

 часов на контроль
 72

Распределение часов дисциплины по семестрам (курсам)

Семестр (<Курс>.<Семес тр на курсе>)	1 (1.1)		2 (1.2)			Итого
Недель	17	5/6	16	5/6		
Вид занятий	УП	РΠ	УП	РΠ	УП	РП
Лекции	32	32	16	16	48	48
Лабораторные	16	16	16	16	32	32
Практические	16	16	16	16	32	32
Контроль самостоятельной работы	4	4	4	4	8	8
В том числе инт.	12	12	12	12	24	24
Итого ауд.	64	64	48	48	112	112
Контактная работа	68	68	52	52	120	120
Сам. работа	76	76	56	56	132	132
Часы на контроль	36	36	36	36	72	72
Итого	180	180	144	144	324	324

1. АННОТАЦИЯ ДИСЦИПЛИНЫ (МОДУЛЯ)

1.1 Основные характеристики, области применения ЭВМ различных классов. Производительность ЭВМ. Архитектура системы команд. Функциональная и структурная организация процессора. Основные стадии выполнения команды. Организация шин ЭВМ. Иерархическая структура памяти ЭВМ, организация памяти ЭВМ. Организация процессоров. Организация прерываний в ЭВМ, организация ввода-вывода. Периферийные устройства ЭВМ, их функциональные и конструктивные особенности, методы обеспечения надежности функционирования ЭВМ и периферийных устройств.

	2. МЕСТО ДИСЦИПЛИНЫ (МОДУЛЯ) В СТРУКТУРЕ ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ								
Код дис	Код дисциплины: Б1.О.17								
2.1	2.1 Требования к предварительной подготовке обучающегося:								
2.1.1	Высшая математика								
2.1.2	.2 Инженерная графика								
2.2	Дисциплины и практики, для которых освоение данной дисциплины (модуля) необходимо как предшествующее:								
2.2.1	Операционные системы								
2.2.2	Защита информации								
2.2.3	Цифровые устройства и микропроцессоры								
2.2.4	Методы цифровой обработки сигналов								
2.2.5	Сети и телекоммуникации								
2.2.6									
2.2.7									

3. ПЕРЕЧЕНЬ ПЛАНИРУЕМЫХ РЕЗУЛЬТАТОВ ОБУЧЕНИЯ ПО ДИСЦИПЛИНЕ (МОДУЛЮ), СООТНЕСЕННЫХ С ПЛАНИРУЕМЫМИ РЕЗУЛЬТАТАМИ ОСВОЕНИЯ ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ

ОПК-5: Способен инсталлировать программное и аппаратное обеспечение для информационных и автоматизированных систем;

Знать:

основы построения и архитектуры ЭВМ; современные технические и программные средства взаимодействия с ЭВМ; методы отладки и решения задач на ЭВМ в различных режимах

Уметь:

выбирать, комплексировать и эксплуатировать программно-аппаратные средства в создаваемых вычислительных и информационных системах

Владеть:

навыками инсталляции программного обеспечения информационных и автоматизированных систем

ОПК-7: Способен участвовать в настройке и наладке программно-аппаратных комплексов;

Знать

назначение и состав основных программно-аппаратных комплексов; устройство программных компонентов, аппаратные и программные интерфейсы; устройство аппаратных средств, возможности их настройки и наладки

Уметь

производить коллективную настройку и наладку программно-аппаратных комплексов по известным методикам

Владеть:

методикой и навыками коллективной настройки и наладки программно-аппаратных комплексов

ПК-1: Способен формализовывать поставленные задачи, разрабатывать алгоритмы их решения, реализовывать их с помощью языков программирования, оформлять программный код, выполнять его проверку и отладку

Знать:

методы и приемы формализации и алгоритмизации задач

Уметь:

использовать методы и приемы формализации и алгоритмизации поставленных задач

Владеть:

навыками алгоритмизации поставленных задач; навыками использования имеющейся технической и/или программной архитектуры

4. СОДЕРЖАНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ), СТРУКТУРИРОВАННОЕ ПО ТЕМАМ (РАЗДЕЛАМ) С УКАЗАНИЕМ ОТВЕДЕННОГО НА НИХ КОЛИЧЕСТВА АКАДЕМИЧЕСКИХ ЧАСОВ И ВИДОВ УЧЕБНЫХ ЗАНЯТИЙ

Код занятия	Наименование разделов и тем /вид занятия/	Семестр / Курс	Часов	Компетен- ции	Литература	Инте ракт.	Примечание
	Раздел 1. Лекции						
1.1	Концепция ВМ с хранимой в памяти программой: базовые определения; принципы построения ЭВМ; фон-неймановская архитектура ВМ; типы структур вычислительных машин и вычислительных систем (ВС) /Лек/	1	2	ОПК-7 ОПК -5 ПК-1	Л1.1Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	0	
1.2	Классификация и основные характеристики ЭВМ. характеристики; классификация ЭВМ, области применения ЭВМ различных классов; уровни организации ЭВМ /Лек/	1	2	ОПК-7 ОПК -5 ПК-1	Л1.1 Л1.2Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	2	Дискуссии
1.3	Производительность ЭВМ: законы Мура, Деннарда и Амдала; определение производительности, оценка производительности. производительность центрального процессора и ее факторы /Лек/	1	2	ОПК-7 ОПК -5 ПК-1	Л1.1 Л1.2Л2.1Л3.1 Э1 Э2 Э3 Э4	0	
1.4	Функциональная схема фоннеймановской ВМ: устройство управления; арифметикологическое устройство; модуль ввода/вывода; основная память /Лек/	1	2	ОПК-7 ОПК -5 ПК-1	Л1.1 Л1.2Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	0	
1.5	Командный цикл процессора: стандартный цикл команды; цикл команды с косвенной адресацией; командный цикл с прерыванием; основные показатели вычислительных машин /Лек/	1	2	ОПК-7 ОПК -5 ПК-1	Л1.1Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	0	
1.6	Архитектура системы команд: система команд; аспекты, характеризующие систему команд; история развития и классификация архитектур системы команд; классификация по составу и сложности операндов.	1	2	ОПК-7 ОПК -5 ПК-1	Л1.1Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	0	
1.7	Архитектура системы команд: архитектуры по месту хранения операндов: аккумуляторная, стековая, регистровая, свойства архитектуры системы команд /Лек/	1	2	ОПК-7 ОПК -5 ПК-1	Л1.1 Л1.2Л2.1Л3.1 Э1 Э2 Э3 Э4	0	
1.8	Машинный уровень организации ЭВМ: типы и форматы данных; форматы команд; адресация данных и команд; система операций; характеристики системы операций	1	2	ОПК-7 ОПК -5 ПК-1	л2.2л3.1 Э1 Э2 Э3 Э4	0	
1.9	Память и адресация в ЭВМ: особенности размещения в памяти операндов /Лек/	1	2	ОПК-7 ОПК -5 ПК-1	Л1.1 Л1.2Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	0	

1.10	Эффективность архитектуры системы команд:	1	2	ОПК-7 ОПК -5 ПК-1	Л1.1Л2.1 Л2.2Л3.1	0	
	показатели эффективности, иерархия систем операций, выбор системы операций. /Лек/				91 92 93 94		
1.11	Организация шин ВМ: основные понятия, операции на шинах, иерархическая организация системы шин в ЭВМ. Распределение линий шины. /Лек/	1	2	ОПК-7 ОПК -5 ПК-1	Л1.1 Л1.2Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	0	
1.12	Режимы работы и арбитраж шин: фазы работы шины; арбитраж шин; схемы приоритетов; децентрализованный и централизованный арбитраж /Лек/	1	2	ОПК-7 ОПК -5 ПК-1	Л1.1 Л1.2Л2.1Л3.1 Э1 Э2 Э3 Э4	0	
1.13	Протоколы шин шин: синхронный протоколы - особенности и организация обмена. Примеры шин /Лек/	1	2	ОПК-7 ОПК -5 ПК-1	Л1.1 Л1.2Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	0	
1.14	Методы повышения эффективности шин: основные методы повышения эффективности шин, надежность и отказоустойчивость. /Лек/	1	2	ОПК-7 ОПК -5 ПК-1	л2.2л3.1 Э1 Э2 Э3 Э4	0	
1.15	Иерархическая система памяти ВМ: характеристики систем памяти, иерархия запоминающих устройств, принцип локальности по обращению. /Лек/	1	2	ОПК-7 ОПК -5 ПК-1	Л1.1 Л1.2Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	2	Лекция- визуализация
1.16	Внугренняя память ЭВМ: Блочная организация основной памяти. Оперативные и постоянные запоминающие устройства (классификация), организация работы микросхемы памяти. /Лек/	1	2	ОПК-7 ОПК -5 ПК-1	Л1.1 Л1.2Л2.1Л3.1 Э1 Э2 Э3 Э4	0	
1.17	Кэш-память: принципы организации кэш-памяти; характеристики кэш-памяти; взаимодействие основной и кэш-памяти. /Лек/	2	2	ОПК-7 ОПК -5 ПК-1	Л1.1 Л1.2Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	2	Лекция- визуализация
1.18	Виртуальная память: принципы работы виртуальной памяти; страничная, сегментная и странично-сегментная виртуальная память /Лек/	2	2	ОПК-7 ОПК -5 ПК-1	Л1.1Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	2	Лекция- визуализация
1.19	Внешняя память: состав внешней памяти ПК; организация носителей на жестких магнитных дисках, принципы записи и считывания информации в магнитной и оптической памяти. /Лек/	2	2	-5 ПК-1	Л1.1 Л1.2Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	0	
1.20	Организация процессоров: история развития процессоров; основные тенденции повышения производительности процессоров; основные характеристики процессоров; режимы работы процессоров /Лек/	2	2	ОПК-7 ОПК -5 ПК-1	Л1.1 Л1.2Л2.1Л3.1 Э1 Э2 Э3 Э4	0	

1.21	Системы ввода-вывода: понятие системы ввода/вывода ВМ; адресное пространство системы ввода/вывода; внешние устройства; модули ввода/вывода; методы управления вводом/выводом; каналы и процессоры ввода/вывода /Лек/	2	2	-5 ПК-1	Л1.1 Л1.2Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	0	
1.22	Подсистема прерываний: аппаратное обеспечение для поддержки прерываний; запрет и разрешение прерываний; обслуживание нескольких устройств; управление запросами устройств; исключения /Лек/	2	2	ОПК-7 ОПК -5 ПК-1	Л1.1 Л1.2Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	0	
1.23	Периферийные устройства: внешние (периферийные) устройства; методы обеспечения надежности функционирования ЭВМ и периферийных устройств.	2	4	ОПК-7 ОПК -5 ПК-1	Л1.1Л2.1Л3.1 Э1 Э2 Э3 Э4	0	
	Раздел 2. Практические			OFFI = 2 = 1	T1 1 T2 :		D 5
2.1	Арифметические основы ЭВМ. Числовые форматы: форматы целых и вещественных чисел в ЭВМ; машинные коды; арифметические действия над целыми числами; экспонентациальная форма числа, математический порядок числа, опреции над числами в формате с плавыающей запятой /Пр/	1	4	ОПК-7 ОПК -5 ПК-1	Л1.1Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	2	Работа в малых группах
2.2	Представление символьной информации: таблицы кодировки. Решение задач на кодирование текстовых данных /Пр/	1	4	ОПК-7 ОПК -5 ПК-1	Л1.1 Л1.2Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	0	
2.3	Арифметические основы ЭВМ: решение задач на представление, аудио -, видео и графической информации в ЭВМ. /Пр/	1	2	ОПК-7 ОПК -5 ПК-1	Л1.1 Л1.2Л2.1Л3.1 Э1 Э2 Э3 Э4	0	
2.4	Логические основы ЭВМ: базовые логические функции; минимизация логических выражений; синтез логических схем по заданному логическому выражению; решение задач /Пр/	1	2	ОПК-7 ОПК -5 ПК-1	Л1.1 Л1.2Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	2	Работа в малых группах
2.5	Модели и оценки производительности ЭВМ: имитационные и аналитические модели оценки производительности ВМ; определение производительности; оценка производительности; производительность ЦП и ее факторы; классическое уравнение производительности ЦП /Пр/	1	4	ОПК-7 ОПК -5 ПК-1	Л1.1Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	0	
2.6	Архитектура набора команд (система команд): решение задач по выбору архитектуры системы команд для реализации специализированной ЭВМ. /Пр/	2	2	ОПК-7 ОПК -5 ПК-1	Л1.1 Л1.2Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	0	

2.7	Страничная виртуальная память: решение задач на темы организация страничной виртуальной памяти, поиск адреса физической страницы по виртуальному. /Пр/	2	2	ОПК-7 ОПК -5 ПК-1	Л1.1Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	2	Работа в малых группах
2.8	Расчет эффективного времени запаздывания в кэш-памяти: решение задач по поиску времени запаздывания в кэш-памяти, оптимизации кэш-памяти по уровням, топологии кэш-памяти. /Пр/	2	2	ОПК-7 ОПК -5 ПК-1	Л1.1 Л1.2Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	2	Работа в малых группах
2.9	Основная память. Кодирование информации. Контроль по четности, нечетности, по Хеммингу: решение задач по обнаружению ошибок при записи и передаче информации на носителях. /Пр/	2	2	ОПК-7 ОПК -5 ПК-1	Л1.1 Л1.2Л2.1Л3.1 Э1 Э2 Э3 Э4	0	
2.10	Принципы проектирования операционного автомата АЛУ: решение задач /Пр/	2	2	ОПК-7 ОПК -5 ПК-1	Л1.1Л2.1Л3.1 Э1 Э2 Э3 Э4	0	
2.11	Принципы проектирования управляющего автомата ЦП: решение задач /Пр/	2	2	ОПК-7 ОПК -5 ПК-1	Л1.1 Л1.2Л2.1Л3.1 Э1 Э2 Э3 Э4	0	
2.12	Периферийные устройства: совместные доклады студентов о периферийных устройствах различных классов /Пр/	2	4	ОПК-7 ОПК -5 ПК-1	Л1.1Л2.1Л3.1 Э1 Э2 Э3 Э4	0	
	Раздел 3. Лабораторные						
3.1	Исследование команд передачи управления: разработка программ, содержащих ветвления /Лаб/	1	2	ОПК-7 ОПК -5 ПК-1	Л1.1 Л1.2Л2.1Л3.1 Э1 Э2 Э3 Э4	0	
3.2	Исследование механизма косвенной адресации: разработка программ, содержащих цикл /Лаб/	1	4	ОПК-7 ОПК -5 ПК-1	Л1.1Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	2	Работа в малых группах
3.3	Подпрограммы и стек: исследование использование стека при реализации программных прерываний /Лаб/	1	4	ОПК-7 ОПК -5 ПК-1	Л1.1 Л1.2Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	0	
3.4	Командный цикл процессора: исследование процедуры выполнения стандартного цикла команды, цикла с косвенной адресацией и прерыванием /Лаб/	1	4	-5 ПК-1	Л1.1 Л1.2Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	0	
3.5	Принципы работы кэш-памяти: исследование основных алгоритмов замещения информации в заполненной кэш-памяти /Лаб/	1	2	ОПК-7 ОПК -5 ПК-1	Л1.1 Л1.2Л2.1Л3.1 Э1 Э2 Э3 Э4	2	Работа в малых группах

3.6	Исследование эффективности кэш- памяти: исследование зависимости эффективности кэш-памяти от емкости, алгоритма замешения и способа записи, а также алгоритма задачи /Лаб/	2	4	ОПК-7 ОПК -5 ПК-1	Л1.1Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	2	Работа в малых группах
3.7	Прерывания: Исследование организации прерываний в архитектуре i-8086 /Лаб/	2	4	ОПК-7 ОПК -5 ПК-1	Л1.1 Л1.2Л2.1Л3.1 Э1 Э2 Э3 Э4	2	Работа в малых группах
3.8	Управление вводом/выводом: исследование организации интерфейса устройств ввода/вывода и прерываний /Лаб/	2	4	ОПК-7 ОПК -5 ПК-1	Л1.1Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	0	
3.9	Архитектура ЭВМ и системы команд: исследование основных аспектов архитектуры системы команд: форматов, типов адресации и системы операций /Лаб/	2	4	ОПК-7 ОПК -5 ПК-1	Л1.1Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	0	
	Раздел 4. Самостоятельная работа						
4.1	изучение теоретического материала по лекциям, учебной и учебно-методической литературе; /Ср/	1	7	ОПК-7 ОПК -5 ПК-1	Л1.2Л2.1Л3.1 Э1 Э2 Э3 Э4	0	
4.2	изучение теоретического материала по лекциям, учебной и учебно-методической литературе; /Ср/	2	12	ОПК-7 ОПК -5 ПК-1	Л2.2Л3.1 Э1 Э2 Э3 Э4	0	
4.3	подготовка докладов на практических занятиях /Ср/	1	7	-5 ПК-1	Л1.1Л2.1Л3.1 Э1 Э2 Э3 Э4	0	
4.4	подготовка докладов на практических занятиях /Ср/	2	6	ОПК-7 ОПК -5 ПК-1	Л1.1Л2.1Л3.1 Э1 Э2 Э3 Э4	0	
4.5	оформление отчетов о выполненных лабораторных работах и подготовка к их защите; /Ср/	1	6	ОПК-7 ОПК -5 ПК-1	Л1.1 Л1.2Л2.1Л3.1 Э1 Э2 Э3 Э4	0	
4.6	оформление отчетов о выполненных лабораторных работах и подготовка к их защите; /Ср/	2	9	ОПК-7 ОПК -5 ПК-1	Л1.1Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	0	
4.7	РГР1. Представление информации в цифровых автоматах /Ср/	1	16	ОПК-7 ОПК -5 ПК-1	Л1.1 Л1.2Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	0	
4.8	РГР2. Оценка производительности ЦП /Cp/	1	16	ОПК-7 ОПК -5 ПК-1	Л1.1Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	0	
4.9	РГР3. Проектирование операционного автомата АЛУ /Cp/	2	8	ОПК-7 ОПК -5 ПК-1	Л1.1Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	0	
4.10	РГР4. Проектирование управляющего автомата ЦП /Ср/	2	8	ОПК-7 ОПК -5 ПК-1	Л1.1Л2.1Л3.1 Э1 Э2 Э3 Э4	0	
4.11	подготовка к промежуточному тестированию; /Ср/	1	12	ОПК-7 ОПК -5 ПК-1	Л1.1 Л1.2Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	0	
4.12	подготовка к промежуточному тестированию; /Ср/	2	8	ОПК-7 ОПК -5 ПК-1	Л1.1 Л1.2Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	0	

4.13	подготовка к экзамену /Ср/	1	12	ОПК-7 ОПК -5 ПК-1	Л1.1Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	0	
4.14	подготовка к экзамену /Ср/	2	5	ОПК-7 ОПК -5 ПК-1	Л1.1 Л1.2Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	0	
	Раздел 5.						
5.1	Подготовка к экзамену /Экзамен/	1	36	ОПК-7 ОПК -5 ПК-1	Л1.1 Л1.2Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	0	
5.2	Подготовка к экзамену /Экзамен/	2	36	ОПК-7 ОПК -5 ПК-1	Л1.1 Л1.2Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	0	

5. ОЦЕНОЧНЫЕ МАТЕРИАЛЫ ДЛЯ ПРОВЕДЕНИЯ ПРОМЕЖУТОЧНОЙ АТТЕСТАЦИИ

Размещены в приложении

6.	. УЧЕБНО-МЕТОДИЧ	ІЕСКОЕ И ИНФОРМАЦИОННОЕ ОБЕСПЕЧЕНИЕ ДИС	СЦИПЛИНЫ (МОДУЛЯ)					
		6.1. Рекомендуемая литература						
	6.1.1. Перечень основной литературы, необходимой для освоения дисциплины (модуля)							
	Авторы, составители	Заглавие	Издательство, год					
Л1.1	Ю.Ю. Громов	Архитектура ЭВМ и систем	Тамбов: Издательство ФГБОУ ВПО «ТГТУ», 2012, http://biblioclub.ru/index.php? page=book&id=277352					
Л1.2 Гуров В. В., Чуканов В. О. Архитектура и организация ЭВМ Москва: Национальны Открытый Университе «ИНТУИТ», 2016, http://biblioclub.ru/indepage=book&id=429021								
	6.1.2. Перечень до	полнительной литературы, необходимой для освоения ди	сциплины (модуля)					
	Авторы, составители	Заглавие	Издательство, год					
Л2.1	 Л2.1 Таненбаум Э., Остин Архитектура компьютера Т. Санкт-Петербург: Пите 							
Л2.2	Пятибратов А. П., Гудыно Л. П., Кириченко А. А.	Москва: Евразийский открытый институт, 2009, http://biblioclub.ru/index.php? page=book&id=90949						
6.1.	3. Перечень учебно-ме	етодического обеспечения для самостоятельной работы об (модулю)	учающихся по дисциплине					
	Авторы, составители	Заглавие	Издательство, год					
Л3.1	Буняева Е.В.	Организация ЭВМ и систем: метод. пособие по выполнению лабораторных работ	Хабаровск: Изд-во ДВГУПС, 2010,					
6.2.	Перечень ресурсов ин	иформационно-телекоммуникационной сети "Интернет", дисциплины (модуля)	необходимых для освоения					
Э1	учебный курс введени	е в архитектуру ЭВМ и системы программирования	www.arch.cs.msu.ru					
Э2	архитектура ЭВМ и си	стем	www.do.rksi.ru					
Э3	1 11							
Э4								
		нных технологий, используемых при осуществлении об ючая перечень программного обеспечения и информат (при необходимости)						
		6.3.1 Перечень программного обеспечения						
Of	ffice Pro Plus 2007 - Пак	ет офисных программ, лиц.45525415						
		ная система, лиц. 46107380						
Fr	Free Conference Call (свободная лицензия)							

6.3.2 Перечень информационных справочных систем

- 1.Общероссийская сеть распространения правовой информации «Консультант Плюс» http://www.consultant.ru
- 2.Справочно-правовая система "Кодекс: нормы, правила, стандарты" http://www.rg.ru/oficial

7. ОП	7. ОПИСАНИЕ МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЙ БАЗЫ, НЕОБХОДИМОЙ ДЛЯ ОСУЩЕСТВЛЕНИЯ ОБРАЗОВАТЕЛЬНОГО ПРОЦЕССА ПО ДИСЦИПЛИНЕ (МОДУЛЮ)								
Аудитория	Назначение	Оснащение							
101	Компьютерный класс для практических и лабораторных занятий, групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации, а также для самостоятельной работы.	комплект учебной мебели: столы, стулья, компьютерная техника с возможностью подключения к сети Интернет, свободному доступу в ЭБС и ЭИОС: Intel(R) Core(TM) i5-3570K CPU @ 3.40GHz, 4Gb, int Video, 1 Tb, DVD+RW, ЖК 19"							
420	Учебная аудитория для проведения занятий лекционного типа	Оснащенность: комплект учебной мебели, доска, переносное демонстрационное оборудование, экран.							
428	Учебная аудитория для проведения лабораторных занятий, групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации. Лаборатория "Технологии виртуальной, дополненной и смешанной реальности".	Оснащенность: комплект учебной мебели, доска, экран. Технические средства обучения: компьютерная техника с возможностью подключения к сети Интернет, графическая станция, проектор, очки виртуальной реальности, очки дополненной реальности, платформа виртуальной реальности.							
433	Учебная аудитория для проведения практических и лабораторных занятий, групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации, курсового проектирования (выполнения курсовых работ), а также для самостоятельной работы. Компьютерный класс.	компьютерная техника с возможностью подключения к сети Интернет, свободному доступу в ЭБС и ЭИОС, экран для переносного проектора, комплект учебной мебели, проектор переносной							

8. МЕТОДИЧЕСКИЕ МАТЕРИАЛЫ ДЛЯ ОБУЧАЮЩИХСЯ ПО ОСВОЕНИЮ ДИСЦИПЛИНЫ (МОДУЛЯ)

Для рационального распределения времени обучающегося по разделам дисциплины и по видам самостоятельной работы студентам предоставляется календарный план дисциплины, а также учебно-методическое и информационное обеспечение, приведенное в данной рабочей программе. Студент должен ознакомиться с теоретическим материалом, изложенным в лекции, либо самостоятельно при помощи информационных источников, указанных таблицах 5.1 - 5.3 напротив каждого занятия. Далее студенту следует выполнить лабораторную работу на указанную тему либо решить практическую задачу, и обязательно подготовиться к их защите путем подготовки ответов на контрольные вопросы. После изучения материала практического занятия ПЗ2 студент может приступить к выполнению РГР1, ПЗ6 и ПЗ7 – РГР2. В третьем семестре после занятий ПЗ4 и ПЗ5 студент может приступать к выполнению РГР3 и РГР4 оответственно. После выполнения каждой из РГР студент готовится к их защите. После полного выполнения графика аудиторной и самостоятельной работы с защитой всех необходимых заданий студент может приступать к подготовке и сдаче экзамена по дисциплине.

Проведение учебного процесса может быть организовано с использованием ЭИОС университета и в цифровой среде (группы в социальных сетях, электронная почта, видеосвязь и др. платформы). Учебные занятия с применением ДОТ проходят в соответствии с утвержденным расписанием. Текущий контроль и промежуточная аттестация обучающихся проводится с применением ДОТ.